

Exercice sur la pagination ARM

(v2017.2.1)

Soit une plate-forme équipée d'un processeur ARM 32-bit avec une RAM et un certain contenu, comme ci-dessous:

0xa4000000	
0xa0105ffc	0xa01decc2
0xa00100d4	0xa010881a
0xa0004e08	0xa0105093
0xa0003c00	0xa0010133
0xa0001100	0xa100007e
0xa0000000	

a) Quelle est la taille de la RAM ?

b) En supposant que la MMU (registre cp15/c2/c0) soit configurée pour pointer vers la table de page à l'adresse **0xa0001000**, que pouvez-vous déduire sur le mappage en cours (plages d'adresses virtuelles-physiques) en vous basant sur le contenu?